



**PUBLICACIÓN**

**RESOLUCION DEL TRIBUNAL CALIFICADOR N° 31 (PROGRAMA “Diseño de circuitos integrados micro y nanoelectrónicos ”) DEL PROCESO SELECTIVO POR EL SISTEMA DE ACCESO LIBRE PARA INGRESO EN LA ESCALA DE TECNICOS SUPERIORES ESPECIALIZADOS DE LOS ORGANISMOS PÚBLICOS DE INVESTIGACIÓN, CONVOCADO POR RESOLUCION DE 16 DE DICIEMBRE DE 2020 (BOE N° 341 DE 31 DE DICIEMBRE)**

### **PUBLICACIÓN RESULTADOS DEL SEGUNDO EJERCICIO**

Tras deliberación conjunta de los miembros del Tribunal y realizada la calificación de los aspirantes presentados a la lectura del segundo ejercicio, este Tribunal Calificador ha resuelto:

Aprobar como anexo a la presente Resolución la relación de personas que han superado el segundo ejercicio.

Asimismo, se acuerda convocar a los citados aspirantes para la realización del tercer ejercicio el día 7 de junio de 2021 a las 9.30h horas en el Salón de Grados del Instituto de Microelectrónica de Sevilla, C/Américo Vespucio 28, 41092, Sevilla, y se convoca a los candidatos para el acto de lectura del tercer ejercicio el mismo lunes, 7 de junio de 2021 a las 11.30h, en el Salón de Grados del Instituto de Microelectrónica de Sevilla, C/Américo Vespucio 28, 41092,

En Sevilla a 2 de Junio de 2021

El/la presidente/a del tribunal

