

**PUBLICACIÓN**

**RESOLUCION DEL TRIBUNAL CALIFICADOR N°31 (PROGRAMA “Diseño de Circuitos Integrados Micro y Nanoelectrónicos”) DEL PROCESO SELECTIVO POR EL SISTEMA DE ACCESO LIBRE PARA INGRESO EN LA ESCALA DE TECNICOS SUPERIORES ESPECIALIZADOS DE LOS ORGANISMOS PÚBLICOS DE INVESTIGACIÓN, CONVOCADO POR RESOLUCION DE 16 DE DICIEMBRE DE 2020 (BOE N° 341 DE 31 DE DICIEMBRE)**

**PUBLICACIÓN RESULTADOS DEL TERCER EJERCICIO**

Tras deliberación conjunta de los miembros del Tribunal y realizada la calificación de los aspirantes presentados a la lectura del tercer ejercicio, este Tribunal Calificador ha resuelto:

Aprobar como anexo a la presente Resolución la relación de personas que han superado el tercer ejercicio.

Así mismo, se acuerda convocar a los citados aspirantes para la realización del cuarto ejercicio el día 15 de junio de 2021 a las 9 horas en Salón de Grados del Instituto de Microelectrónica de Sevilla, C/Américo Vespucio 28, 41092, Sevilla. Se acuerda también convocar a los aspirantes al acto de lectura del cuarto ejercicio, el mismo día 15 de junio de 2021, en la misma sede, a las 11.30h.

***Se comunica que los asistentes al cuarto ejercicio (supuesto práctico) deberán venir provistos, para la realización del mismo, de una calculadora científica. Se hace advertencia de que NO serán aceptados teléfonos móviles, ni otros dispositivos electrónicos similares, aún cuando cuenten con esa misma funcionalidad.***

En Sevilla a 7 de Junio de 2021

El/la presidente/a del tribunal

